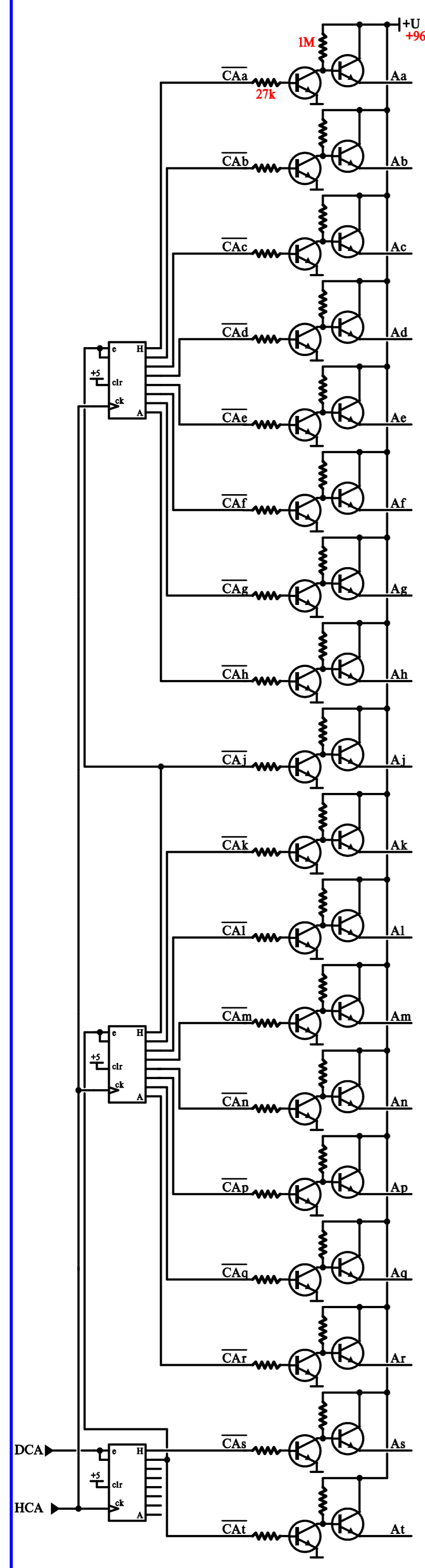
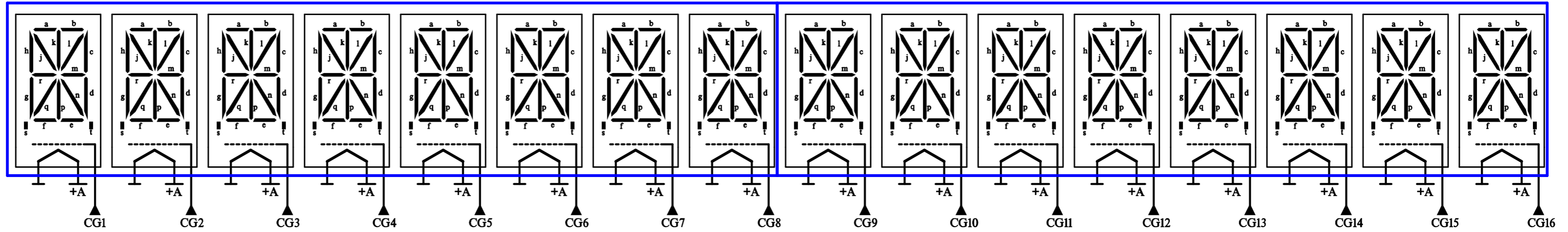


2642

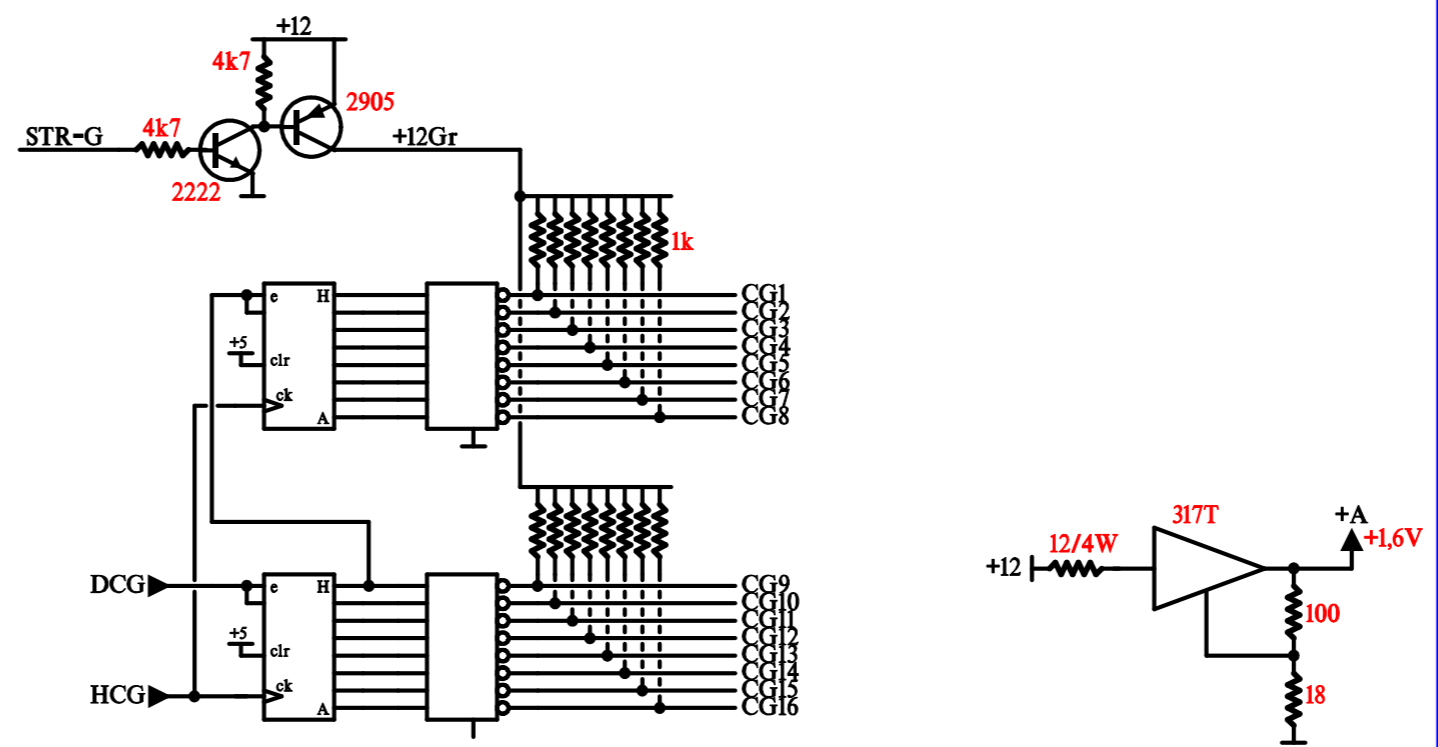
2642



2644

registres : 74LS164
buffers : ULN28004
transistors : MPSA42

note :
le +12G est "strobé"
par R34 afin d'éviter que
des segments s'allument un peu
lors des décalages des registres.



les commandes de grilles sont multiplexées dans le temps
l'afficheur correspondant à la position de la tête de lecture
est plus éclairé que les 15 autres.
Pour cela, le temps est découpé en 20 intervalles, 5 pour
l'afficheur le plus éclairé, un seul pour chacun des autres
afficheurs.

DCG est actif à 0 (grille active = +12V)
un afficheur éteint correspond = DCGi=1
Le multiplexage a une fréquence de 25Hz, chaque it dure 2ms
Comme l'afficheur le plus éclairé est commandé 1/4 du temps (5/20),
la HT d'anode doit être de $24 \times 4 = 96V (+U)$

toutes les anodes de tous les afficheurs
sont connectées en parallèle.
Il y a donc 18 commandes.
Le cycle de multiplexage des grilles durant 2ms,
il faut pouvoir changer les 18 anodes en moins de 2ms.

les commandes d'anodes sont actives sur état 0.
Un afficheur complètement éteint correspondra donc au mot de commande :
111111111111111111

Mémoire vive de données et affichage